

CADENCE KOREA ES SCHEDULE - 1st half of 2024

12/8/2023

| Course Name | Course ID | Length | S_Date | E_Date | Location | Price |
|---|-----------------------|--------|-----------|-----------|----------------|-------|
| Custom IC Design | | | | | | |
| Virtuoso Layout Design Basics | 84460 | 2 | 2/1/2024 | 2/2/2024 | Cadence Korea | \$296 |
| Virtuoso ADE Explorer & Assembler | 86253 | 2 | 2/6/2024 | 2/7/2024 | Cadence Korea | \$296 |
| SKILL Language Programming (Basic) | 86322 | 2 | 3/7/2024 | 3/8/2024 | Cadence Korea | \$252 |
| Spectre Simulator Fundamentals | 86210 | 2 | 3/13/2024 | 3/14/2024 | Cadence Korea | \$296 |
| Virtuoso Layout Pro(Virtuoso_XL & GXL) | 85092 | 2 | 4/4/2024 | 4/5/2024 | Cadence Korea | \$296 |
| Mixed Signal Simulation Using Spectre AMS Designer (AVUM) | 86241 | 2 | 5/8/2024 | 5/9/2024 | Cadence Korea | \$296 |
| Virtuoso ADE Explorer & Assembler | 86253 | 2 | 6/11/2024 | 6/12/2024 | Cadence Korea | \$296 |
| SKILL Language Programming (Intermediate) | 83018 | 3 | 6/19/2024 | 6/21/2024 | Cadence Korea | \$378 |
| Virtuoso Layout Suit L & XL | 84460 | 2 | 2/21/2024 | 2/22/2024 | IDEC (대전Kaist) | |
| Virtuoso ADE Explorer & Assembler | 86253 | 2 | 2/28/2024 | 2/29/2024 | IDEC (대전Kaist) | |
| Digital IC Design | | | | | | |
| Genus Synthesis Solution with Stylus Common UI (English Course) | 86220 | 2 | 1/16/2024 | 1/17/2024 | Cadence Korea | \$296 |
| Tempus Signoff Timing Analysis and Closure | 82147 | 2 | 2/19/2024 | 2/20/2024 | Cadence Korea | \$296 |
| Voltus Power-Grid Analysis and Signoff | 82169 | 2 | 2/26/2024 | 2/27/2024 | Cadence Korea | \$296 |
| Innovus Implementation System (Block) | 86141 | 3 | 3/18/2024 | 3/20/2024 | Cadence Korea | \$444 |
| Conformal Equivalence Check & Conformal ECO | 86133 | 3 | 4/17/2024 | 4/19/2024 | Cadence Korea | \$444 |
| Conformal Low Power Verification using IEEE1801 | 86284 | 2 | 6/13/2024 | 6/14/2024 | Cadence Korea | \$296 |
| Stratus Basic | 86170 | 2 | 6/17/2024 | 6/18/2024 | Cadence Korea | \$296 |
| Functional Verification | | | | | | |
| Xcelium Simulator | 86218 | 2 | 3/5/2024 | 3/6/2024 | Cadence Korea | \$296 |
| Xcelium Integrated Coverage | 86225 | 2 | 4/25/2024 | 4/26/2024 | Cadence Korea | \$296 |
| Xcelium Simulator | 86218 | 2 | 6/27/2024 | 6/28/2024 | Cadence Korea | \$296 |
| Silicon-Package-Board Co-Design | | | | | | |
| Clarity 3D Solver | 86269 | 1 | 1/10/2024 | 1/10/2024 | Cadence Korea | \$148 |
| Allegro PCB Editor Basic Techniques | 86097 | 3 | 1/23/2024 | 1/25/2024 | Cadence Korea | \$444 |
| SystemSI for Parallel Bus and Serial Link Analysis | 86278 | 1 | 1/30/2024 | 1/30/2024 | Cadence Korea | \$148 |
| Allegro PCB Librarian | 86022 | 1 | 1/31/2024 | 1/31/2024 | Cadence Korea | \$148 |
| Allegro Package Designer Plus | 86263 | 3 | 2/13/2024 | 2/15/2024 | Cadence Korea | \$444 |
| Model Generation and Analysis using PowerSI, Broadband SPICE | 86137 | 1 | 2/21/2022 | 2/21/2022 | Cadence Korea | \$148 |
| Allegro Design Entry HDL Front-to-Back Flow | 86015 | 2 | 2/28/2024 | 2/29/2024 | Cadence Korea | \$296 |
| Sigrity PowerDC and OptimizePI | 85084 | 1 | 3/12/2024 | 3/12/2024 | Cadence Korea | \$148 |
| AWR Software Basic (Microwave Office for RF Designers) | 86282 | 2 | 3/21/2024 | 3/22/2024 | Cadence Korea | \$296 |
| Allegro PCB Editor SKILL Programming Language | 86099 | 3 | 3/26/2024 | 3/28/2024 | Cadence Korea | \$378 |
| Clarity 3D Solver | 86269 | 1 | 4/11/2024 | 4/11/2024 | Cadence Korea | \$148 |
| SystemSI for Parallel Bus and Serial Link Analysis | 86278 | 1 | 4/16/2024 | 4/16/2024 | Cadence Korea | \$148 |
| Allegro PCB Editor Basic Techniques | 86097 | 3 | 4/22/2024 | 4/24/2024 | Cadence Korea | \$444 |
| Allegro PCB Librarian | 86022 | 1 | 5/10/2024 | 5/10/2024 | Cadence Korea | \$148 |
| Model Generation and Analysis using PowerSI, Broadband SPICE | 86137 | 1 | 5/14/2024 | 5/14/2024 | Cadence Korea | \$148 |
| Phase Array Design with AWR Visual System Simulator | 86348 | 2 | 5/16/2024 | 5/17/2024 | Cadence Korea | \$296 |
| Allegro Design Entry HDL Front-to-Back Flow | 86015 | 2 | 5/21/2024 | 5/22/2024 | Cadence Korea | \$296 |
| Allegro Package Designer Plus | 86263 | 3 | 6/3/2024 | 6/5/2024 | Cadence Korea | \$444 |
| Sigrity PowerDC and OptimizePI | 85084 | 1 | 6/26/2024 | 6/26/2024 | Cadence Korea | \$148 |
| Clarity 3D Solver | 86269 | 1 | 4/23/2024 | 4/23/2024 | IDEC (대전Kaist) | |
| AWR Software Basic (Microwave Office for RF Designers) | 86282 | 2 | 4/24/2024 | 4/25/2024 | IDEC (대전Kaist) | |

* 상기 일정은 내부 사정으로 인해 변경 될 수도 있습니다.

* 케이던스 코리아 교육 웹사이트:

https://www.cadence.com/ko_KR/home/training/apac/korea.html
https://www.cadence.com/content/cadence-www/global/ko_KR/home/training/all-courses.html

* Course ID를 클릭하시면 과정에 대한 내용 확인 및 등록 가능합니다.
 - 웹사이트 내 length는 본사 기준으로 기재 되어 있습니다. 상단 표에 있는 "Length"를 참조해 주시기 바랍니다.

* Email: training_korea@cadence.com / Tel: 031-728-3036

* 교육마감: 교육시작 7~14일 전 (각 과정 등록 상황에 따라 상이함)

* 정원이 미달 될 경우 (5명 미만) 폐강처리 됩니다.

* 홈페이지에서 등록시 입력 양식을 "국문"으로 기재해 주시기 바랍니다.
 - 개인 메일로는 신청이 불가하며, 회사 (혹은 소속 확인이 가능한) 메일로만 신청 가능합니다.
 - 소속 없이 개인적으로는 등록이 불가합니다.

* IDEC 교육은 해당 기관 주관으로 진행되는 외부교육입니다.

- 장소: IDEC (대전 Kaist) / 신청 및 문의: ykim@idec.or.kr

* 홈페이지에서 등록시 자동 등록 메일 (Korea Cadence Korea Course - Express Interest)이 발송 됩니다.
 - 마감, 대기, 기타 확인 등이 필요한 경우 별도의 메일을 통해 안내 드리며, 그 외 자동 등록 메일만 수신한 경우는 등록처리 된 것입니다.
 - 자동 등록 메일을 수신하지 않으셨다면 등록이 되지 않은 경우이니 다시 제출 해주시기 바랍니다.

* 케이던스 교육센터: 경기도 성남시 분당구 구미로8 분당엠타워 5층 (분당선 오리역 3번 출구)